



---

Soy doctor con mención Internacional en Informática desde febrero de 2013 por la Universidad de Castilla-La Mancha y dispongo de la acreditación a Profesor Titular de Universidad expedido por la Agencia Nacional de Evaluación de la Calidad y Acreditación, aunque actualmente ocupo una plaza de Profesor ayudante doctor en la Universidad Complutense de Madrid.

Desde antes de finalizar mis estudios de Ingeniero en Informática entré a formar parte del grupo de Redes y Arquitecturas de Altas Prestaciones (RAAP) de la Universidad de Castilla-La Mancha donde permanecí hasta terminar mis estudios de doctorado. Mis líneas de investigación dentro del grupo de investigación RAAP fueron las de acelerar la codificación/transcodificación de vídeo mediante el uso de arquitecturas heterogéneas. Durante el desarrollo de la tesis doctoral realicé una estancia de 3 meses en la universidad de Gante (Bélgica).

En junio de 2013 ingresé en el grupo de investigación High Performance Computing & Architectures (HPC&A) de la Universidad Jaime I de Castellón donde proseguí con mis líneas de investigación previas, así como comencé otras nuevas que incluyen la computación consciente del consumo energético y el análisis/optimización de algoritmos numéricos en procesadores multinúcleo (tanto simétricos como asimétricos) o aceleradores (GPUs, DSPs y FPGAs). Con motivo de profundizar en estas nuevas líneas de investigación, en Octubre y Noviembre de 2015 realicé una estancia de investigación Post-doctoral en la empresa ARM cuya sede se encuentra en Cambridge, Reino Unido.

Finalmente, en Noviembre de 2017 ingresé como Profesor Ayudante Doctor en el departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid.

He sido investigador colaborador en un proyecto europeo, en 7 proyectos del plan Plan Nacional de I+D+i, en 1 proyecto financiado por la Junta de comunidades de Castilla-La Mancha, en 1 proyecto financiado por la comunidad de Madrid, en 2 proyectos de la fundación Bancaja-UJI y en 3 proyectos de I+D+i no competitivos financiados por administraciones o entidades públicas o privadas.

En cuanto a resultados científicos, he publicado 22 artículos en revistas indexadas en la base de datos Journal Citation Reports (JCR). Según esta base de datos, 4 se encuentran en el primer cuartil (Q1) y 10 en el segundo (Q2) de sus respectivas categorías. También he publicado un total de 27 artículos en congresos (23 de ellos internacionales). Además, he participado de manera puntual como revisor en varios congresos de carácter internacional, como comité de programa de un congreso internacional, y revisor invitado para 6 revistas indexadas en la base de datos JCR. Dos de estas últimas se encuentran en el primer cuartil de la mencionada base de datos (Transactions on Multimedia y Transactions on Circuits and Systems for Video Technology).

En cuanto a mis tareas docentes, he impartido docencia de manera ininterrumpida desde el curso 2013/2014 en asignaturas incluidas dentro del área de conocimiento de Arquitectura de Computadores (más de 800 horas). Además, soy co-director de una tesis doctoral con mención Internacional defendida en 2018 y calificada como de Excelente Cum Laude.